



VO: 让我们回到二十世纪八十年代。当一些人在玩最新的街机游戏吃豆人时，伯克利的一个团队正在发明第一台精简指令集计算机，简称 RISC。

SUPER: 首台精简指令集计算机 (RISC I) 诞生于二十世纪八十年代。

VO: 30 年后，经过四次迭代，才有了 RISC-V。然后又过了 8 年，它才开始流行起来。

SUPER: RISC-V 诞生于 2010 年，真正流行是在 2018 年。

VO: RISC-V 是一种指令集架构，即 ISA。有点像构建处理器的蓝图。

SUPER: RISC-V 是一种指令集架构 (ISA)。它定义了处理器的抽象模型。

VO: 你可能认为这项技术特别高级或复杂，其实不然。实际上，它相当简单。

SUPER: RISC-V 只有 47 条整数指令，它们要么是 32 位元，要么是 64 位元实现。

VO: 正是因为 RISC-V 简单、免费而又开源，所以才如此重要。

SUPER: 它简单、免费且开源。

VO: 你、我或任何人都可以在这个基本蓝图中加入我们自己的想法。它被设计成可以修改，可以通过扩展来进一步发展，而不必改变基本代码。

SUPER: 模块化设计使其可以在原基础上进行构建。

VO: 这意味着可以进行无限的定制。

SUPER: 可以进行无限的定制。

VO: 现在 RISC-V 由非营利组织 RISC-V 国际基金会管理。他们负责维护标准，包括其未来的开发。

SUPER: RISC-V 国际基金会为非营利性组织，负责管理 RISC-V 的方方面面。

VO: RISC-V 的未来一片光明，并充满多样性。下一步是构建一个强大的 RISC-V 专用工具生态系统。

SUPER: 下一步：构建一个强大的工具生态系统。



VO: 有各种不同的产品，比如模拟器、调试器、编译器和库、引导加载程序，不胜枚举。

SUPER: 创造多样化的产品，以扩大 RISC-V 的能力。

VO: 有了更多工具，RISC-V 将变得更容易使用和更加标准化。所有人都会争先恐后地使用这个简单而强大的蓝图来构建处理器。

SUPER: 它将变得更容易使用和更加标准化。

VO: 这项技术相对较新，我们仍在创造其历史的过程中。最酷的是——任何人都可以参与其中。

SUPER: 我们仍在创造 RISC-V 历史的过程中。

VO: 贸泽电子倾情推出，我们的使命是赋能创新。