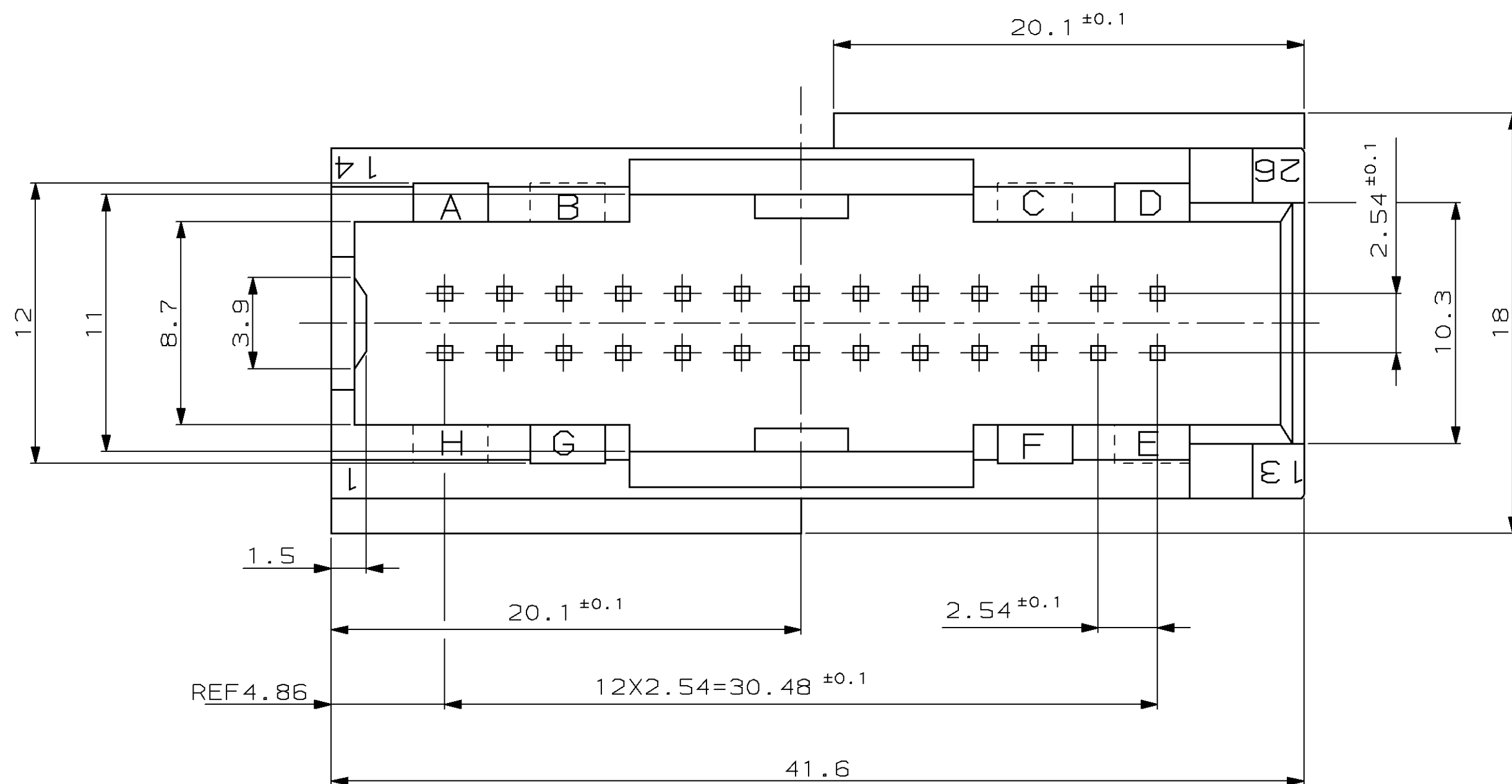


Leiterplatten-Lochbild  
(von Lötseite aus)  
Bohr- $\varnothing$ -Empfehlung  
2:1



-1 wie gezeichnet  
AS SHOWN

	OBERFLÄCHE/SURFACE
I	0.8 bis 1.2 µm Au über 1.3 bis 2.2 µm Ni ...UNTIL...OVER...UNTIL....
II	1.3 bis 2.2 µm Ni ...UNTIL....
III	2.5 bis 4 µm Sn über 1.3 bis 2.2 µm Ni ...UNTIL...OVER...UNTIL....

AMP 4805 REV 27 JUN96

97 11:20:52 db5200 /home/db5200/edmod

# Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

[TE Connectivity:](#)

[828556-6](#)