

THYRISTOR MODULE SCA (SCE) 90AA

UL; E76102 (M)

SCA (SCE) 90AA

《Advantages》

- Isolated package
- $I_{T(AV)}$ 90A
- di/dt 140A/ μs
- dv/dt 1000V/ μs

《Applications》

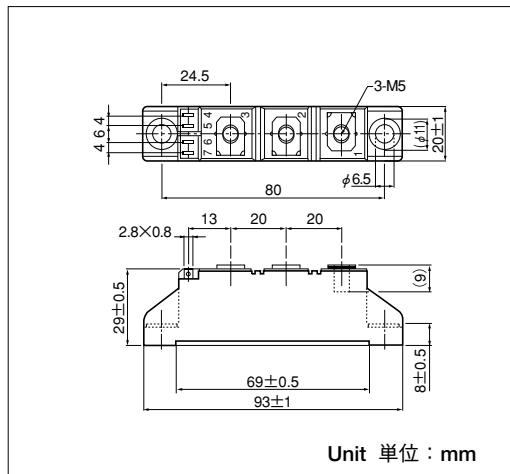
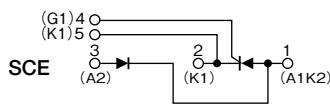
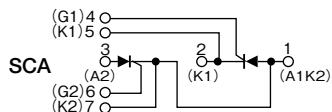
- various rectifiers, Motor drives, Heater controls, Static switches

《特長》

- 絶縁型パッケージ
- 平均電流 90A
- 定格臨界オフ電流上昇率 140A/ μs
- 定格臨界オフ電圧上昇率 1000V/ μs

《用途》

- 各種整流器、モーター制御、ヒーター制御、静止型スイッチ



Unit 単位 : mm

■Maximum Ratings 最大定格

(Unless otherwise specified $T_j=25^\circ C$ / 指定なき場合は $T_j=25^\circ C$ とする)

Symbol 記号	Item 項目	Ratings 定格値	Unit 単位
		SCA90AA160 SCE90AA160	
V_{RRM}	*Repetitive Peak Reverse Voltage *定格ピーク繰返し逆電圧	1600	V
V_{RSM}	*Non-Repetitive Peak Reverse Voltage *定格ピーク非繰返し逆電圧	1700	V
V_{DRM}	Repetitive Peak Off-state Voltage 定格ピーク繰返しオフ電圧	1600	V

Symbol 記号	Item 項目	Conditions 条件	Ratings 定格値	Unit 単位
$I_{T(AV)}$ $I_{F(AV)}$	*Average On-state Current *定格平均オン(順)電流	Single phase, half wave, 180° conduction, 単相半波平均値180°導通角 ケース温度 $T_c=100^\circ C$	90	A
$I_{T(RMS)}$ $I_{F(RMS)}$	*R.M.S. On-state Current *定格実効オン(順)電流	Single phase, half wave, 180° conduction, 単相半波実効値180°導通角 ケース温度 $T_c=100^\circ C$	140	A
I_{TSM} I_{FSM}	*Surge On-state Current *定格サーボン(順)電流	1/2cycle, 50/60Hz, Peak value, non-repetitive 50/60Hz 1/2サイクル正弦波 波高値 非繰返し	2100/2300	A
I^2t	* I^2t (for fusing) *電流二乗時間積	Value for one cycle surge current 1サイクルサーボン電流に対する値	22040	A^2s
P_{GM}	Peak Gate Power Dissipation 定格ピークゲート損失		10	W
$P_{G(AV)}$	Average Gate Power Dissipation 定格平均ゲート損失		1	W
I_{FGM}	Peak Gate Current 定格ピークゲート順電流		3	A
V_{FGM}	Peak Gate Voltage (Forward) 定格ピークゲート順電圧		10	V
V_{RGM}	Peak Gate Voltage (Reverse) 定格ピークゲート逆電圧		5	V
di/dt	Critical Rate of Rise of On-state Current 定格臨界オン電流上昇率	$I_g=100mA$, $V_D=1/2V_{DRM}$, $di/dt=0.1A/\mu s$	140	$A/\mu s$
V_{iso}	*Isolation Breakdown Voltage (R. M. S.) *絶縁耐圧	A.C. 1 minute 実効値, A.C. 1 分間	2500	V
T_j	*Operating Junction Temperature *定格接合部温度		-40~+130	°C
T_{stg}	*Storage Temperature *保存温度		-40~+125	°C
Mounting Torque 締付トルク	Mounting (M5) 取付	Recommended value 推奨値 1.5~2.5 (15~25)	2.7 (28)	$N \cdot m$ (kgf·cm)
	Terminal (M5) 端子	Recommended value 推奨値 1.5~2.5 (15~25)	2.7 (28)	
	Mass 質量	Typical value 標準値	90	g

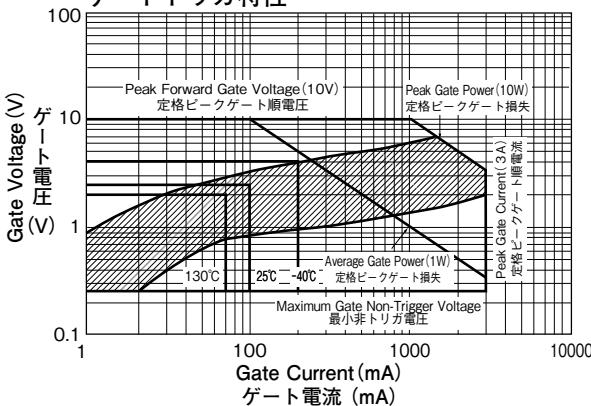
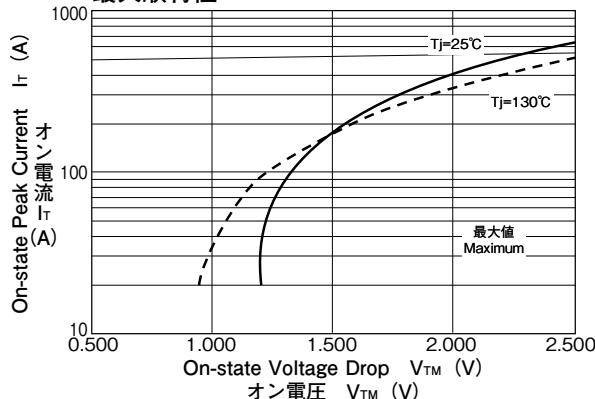
■Electrical Characteristics 電気的特性

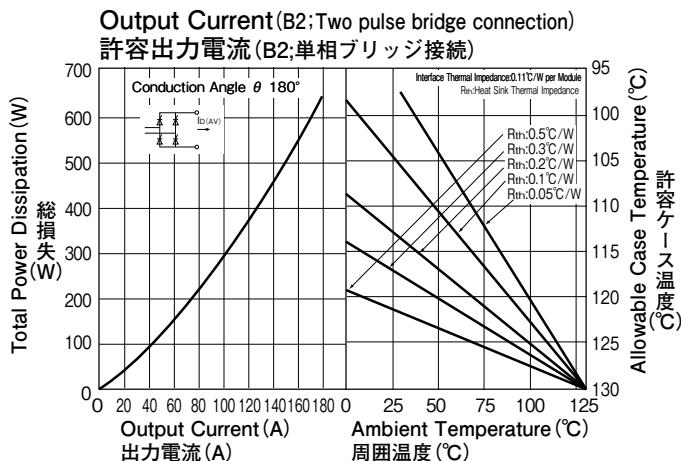
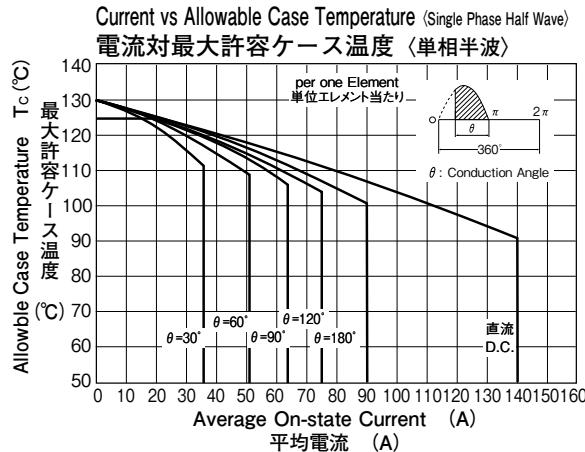
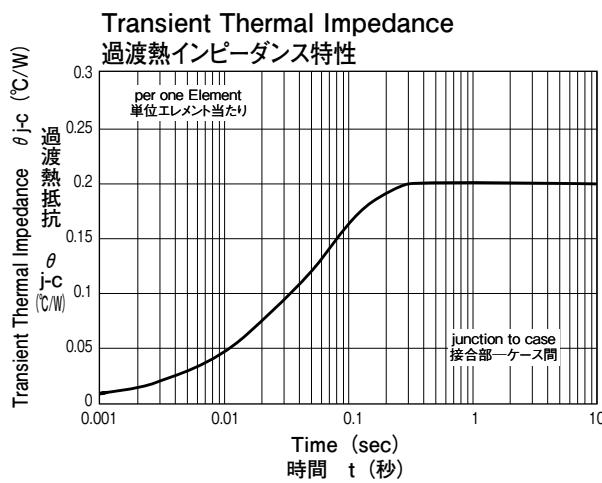
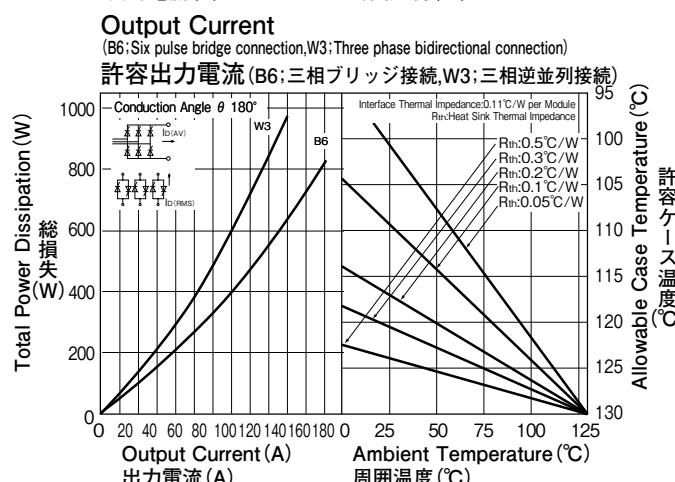
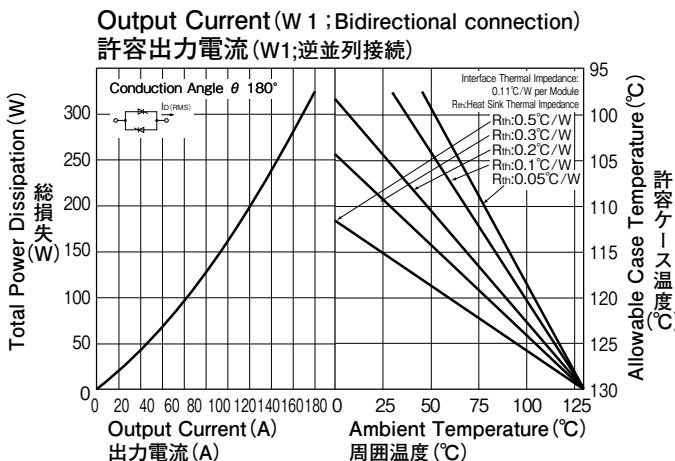
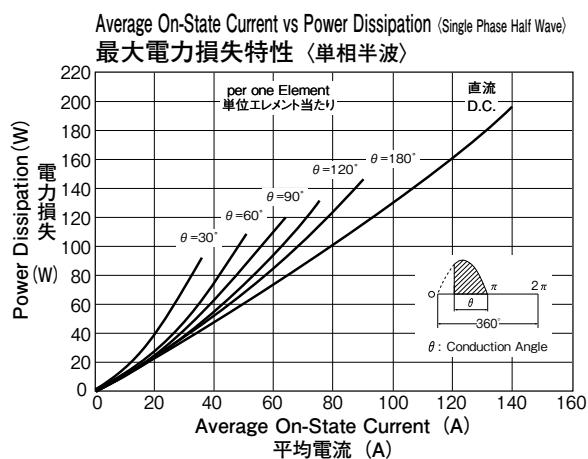
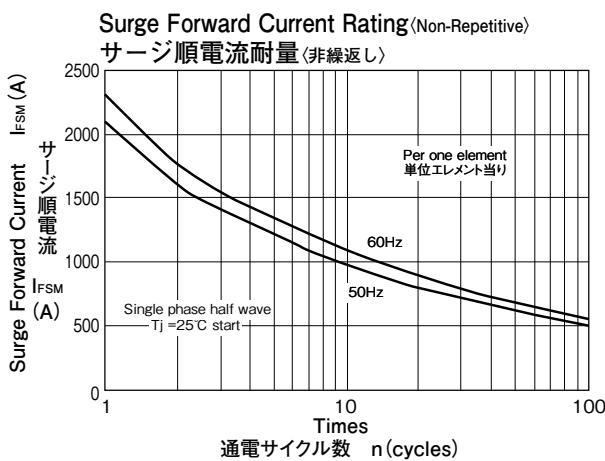
(Unless otherwise specified $T_j=25^\circ\text{C}$ / 指定なき場合は $T_j=25^\circ\text{C}$ とする)

Symbol 記号	Item 項目	Conditions 條件	Ratings 定格値			Unit 単位
			Min.	Typ.	Max.	
I_{DRM}	Repetitive Peak Off-state Current, max 最大オフ電流	at V_{DRM} , Single phase, half wave 定格ピーク繰返しオフ電圧に於て、単相半波, $T_j=130^\circ\text{C}$			20	mA
I_{RRM}	*Repetitive Peak Reverse Current, max *最大逆電流	at V_{RRM} , Single phase, half wave 定格ピーク繰返し逆電圧に於て、単相半波, $T_j=130^\circ\text{C}$			20	mA
V_{TM} V_{FM}	*Peak On-state (Forward) Voltage, max *最大オン(順)電圧	On-State Current 270A, Inst, measurement オン(順)電流波高値 270A 瞬時測定			1.7	V
$V_{T(TO)}$	*Threshold Voltage, max *最大閾値電圧	$T_j=25^\circ\text{C}$			1.09	V
		$T_j=130^\circ\text{C}$			0.91	
r_t	*Dynamic Resistance, max *最大オン抵抗	$T_j=25^\circ\text{C}$			2.3	$\text{m}\Omega$
		$T_j=130^\circ\text{C}$			3.2	
I_{GT}	Gate Trigger Current, max 最大ゲートトリガ電流	$I_T=1\text{A}, V_D=6\text{V}$			100	mA
V_{GT}	Gate Trigger Voltage, max 最大ゲートトリガ電圧	$I_T=1\text{A}, V_D=6\text{V}$			2.5	V
V_{GD}	Non-Trigger Gate Voltage, min 最小ゲート非トリガ電圧	$T_j=130^\circ\text{C}, V_D=\frac{1}{2}V_{DRM}$	0.25			V
t_{gt}	Turn-on Time 最大ターンオン時間	$I_T=90\text{A}, I_G=100\text{mA}, V_D=\frac{1}{2}V_{DRM}, dI_G/dt=0.1\text{A}/\mu\text{s}$			10	μs
dv/dt	Critical Rate of Rise of Off-state Voltage, min 最小臨界オフ電圧上昇率	$T_j=130^\circ\text{C}, V_D=\frac{2}{3}V_{DRM}$, Exponential wave 指數関数波形	1000			$\text{V}/\mu\text{s}$
I_H	Holding Current 代表保持電流			160		mA
I_L	Latching Current 代表ラッチング電流			280		mA
$R_{th(j-c)}$	*Thermal Impedance, max *最大熱抵抗	Junction to case (per Chip) 接合部一ケース間 (per Chip)			0.2	$^\circ\text{C}/\text{W}$
$R_{th(c-s)}$		case to fin (per Chip) ケース—フィン間 (per Chip)			0.22	$^\circ\text{C}/\text{W}$

*mark: Thyristor and Diode part, No mark: Thyristor part.

注) 上表中 *印の項目は、サイリスタ部及びダイオード部の両方に適用します。その他の項目は主にサイリスタ部に適用します。

Gate Characteristics
ゲートトリガ特性Maximum Forward Characteristics
最大順特性



Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

SanRex:

SCA90AA160 SCE90AA160